**MEMORIAL DESCRITIVO – AP1**

*SOMADOR DE DOIS NÚMEROS BINÁRIOS DE 4 BITS*

**INTEGRANTES:**

Isabelle Mamprim. | 202109123289

Gustavo Valentim | 202201037709

Lucas Liduíno | 202202355471

Nicholas Victorino | 202203813021

**PROPOSTA:**

Essa solução propõe a utilização de chaves de seleção para apresentar a representação paralela da soma de dois numeros binários de 4 bits em uma sequência serial.

**COMPONENTES:**

- 1 ***Somador*** 4 bits | HD74LS283P: realiza a soma de dois números de 4 bits e apresenta o resultado em uma de suas saídas.

- 2 ***Resistores*** 330Ω: utilizado para limitar a corrente que passa pelos leds.

- 1 ***Multiplexador*** | MM74HC151N: componente que fará a seleção dos sinais de entrada, e irá direcionar o selecionado para a saída.

- 2 ***Push-Buttons:*** estarão conectados às entradas dos seletores do multiplexador, que definirão quais serão os sinais de entrada selecionados.

- 4 ***leds*** amarelos: para visualizar a soma paralela.

- 1 ***led*** vermelho: para visualizar o resultado.